

特 許 証
(CERTIFICATE OF PATENT)

特許第 7 6 5 9 2 5 0 号
(PATENT NUMBER)

発明の名称
(TITLE OF THE INVENTION)

複数のリンク内の複数誤りを検出する複数誤り
検出回路及び複数誤り検出回路を有する誤り訂
正回路

特許権者
(PATENTEE)

福島県会津若松市一箕町大字鶴賀字上居合 9 0
番地

公立大学法人会津大学

発明者
(INVENTOR)

ベン アブドラ アブデラゼク
ダン ナム カイン

(その他別紙記載)

出願番号
(APPLICATION NUMBER)

特願 2 0 2 0 - 1 7 1 5 5 3

出願日
(FILING DATE)

令和 2 年 1 0 月 9 日 (October 9, 2020)

登録日
(REGISTRATION DATE)

令和 7 年 4 月 1 日 (April 1, 2025)

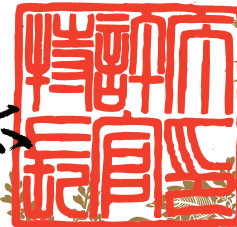
この発明は、特許するものと確定し、特許原簿に登録されたことを証する。

(THIS IS TO CERTIFY THAT THE PATENT IS REGISTERED ON THE REGISTER OF THE JAPAN PATENT OFFICE.)

令和 7 年 4 月 1 日 (April 1, 2025)

特許庁長官
(COMMISSIONER, JAPAN PATENT OFFICE)

小野 洋太



特 許 証
(CERTIFICATE OF PATENT)

(続葉 1)

特許第 7 6 5 9 2 5 0 号 (PATENT NUMBER)

特願 2 0 2 0 - 1 7 1 5 5 3 (APPLICATION NUMBER)

発明者
(INVENTOR)

久田 雅之

[以下余白]